

注意：以下の問題において用いられる記号・用語などの表現は、特に断らない限り、講義において用いたものとする。

1. $P \wedge (P \vee Q)$ と P は同値な関係にある (これを吸収律という).
 (1) このことを真理値表を描いて示しなさい.

P	Q	
T	T	
T	F	
F	T	
F	F	

- (2) このことを式の変換により示しなさい. ヒント：ブール代数での同一則と分配則を用いる.

$$P \wedge (P \vee Q) \equiv$$

2. 論理式は同値な関係を用いて標準形に変換することができる.
 (1) 次の式を和積標準形 (乗法標準形, 連言標準形) に変換しなさい.

$$(\neg X \wedge \neg Y \wedge \neg Z) \vee (X \wedge Y) \vee (Y \wedge Z)$$

$$\equiv$$

- (2) 上記の(1)の結果を完全な標準形に変換しなさい.

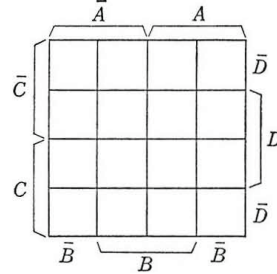
$$(\text{直前の式}) \equiv$$

3. 4入力1出力の回路において、4つの入力を A, B, C, D , 出力を Y で表すとする.
 (1) 出力 Y が下記の論理式で表されるとき、この回路の真理値表を書きなさい (下の表の未完成部分を完成させること).

$$Y = ABCD + ABC\bar{D} + AB\bar{C}D + AB\bar{C}\bar{D} + \bar{A}\bar{B}C\bar{D} + \bar{A}\bar{B}\bar{C}D + \bar{A}\bar{B}\bar{C}\bar{D} + \bar{A}\bar{B}C\bar{D}$$

A	B	C	D	Y	A	B	C	D	Y
0	0	0	0		1	0	0	0	
0					1				
0					1				
0					1				
0					1				
0					1				
0					1				
0	1	1	1		1	1	1	1	

- (2) この回路のカルノー図を描き、もし簡略化できる場合は簡略化 (グループ化) を明示したうえで、その論理式を示しなさい.



- (3) 以上の結果の回路を構成し、回路図を具体的に描きなさい. ただし、NOT ゲート, OR ゲート, AND ゲートのみで構成すること.

4. $\exists x P(x) \Rightarrow \forall x Q(x)$ と $\forall x [P(x) \Rightarrow Q(x)]$ が同値ではないことを示しなさい.

$$\exists x P(x) \Rightarrow \forall x Q(x) \equiv$$

$$\forall x [P(x) \Rightarrow Q(x)] \equiv$$

5. 全体集合を X とし、 X におけるファジィ集合を A, B, C とする. ここで、 $X = \{1, 2, 3, 4, 5\}$ とし、
 $A = 0/1 + 0.3/2 + 0.5/3 + 0.7/4 + 1/5$
 $B = 0/1 + 0.5/2 + 1/3 + 0.5/4 + 0/5$
 $C = 1/1 + 0.8/2 + 0.5/3 + 0.2/4 + 0/5$
 としたとき、これらのファジィ集合で下記の分配律の式が成り立つかどうか確かめなさい. ただし、以下の手順により示しなさい.

(確認しようとする分配律の式) ※右辺を書き入れること.

$$(A \cup B) \cap C =$$

(左辺)

$$A \cup B =$$

$$(A \cup B) \cap C =$$

(右辺)

(結論)

(裏面への解答不可)